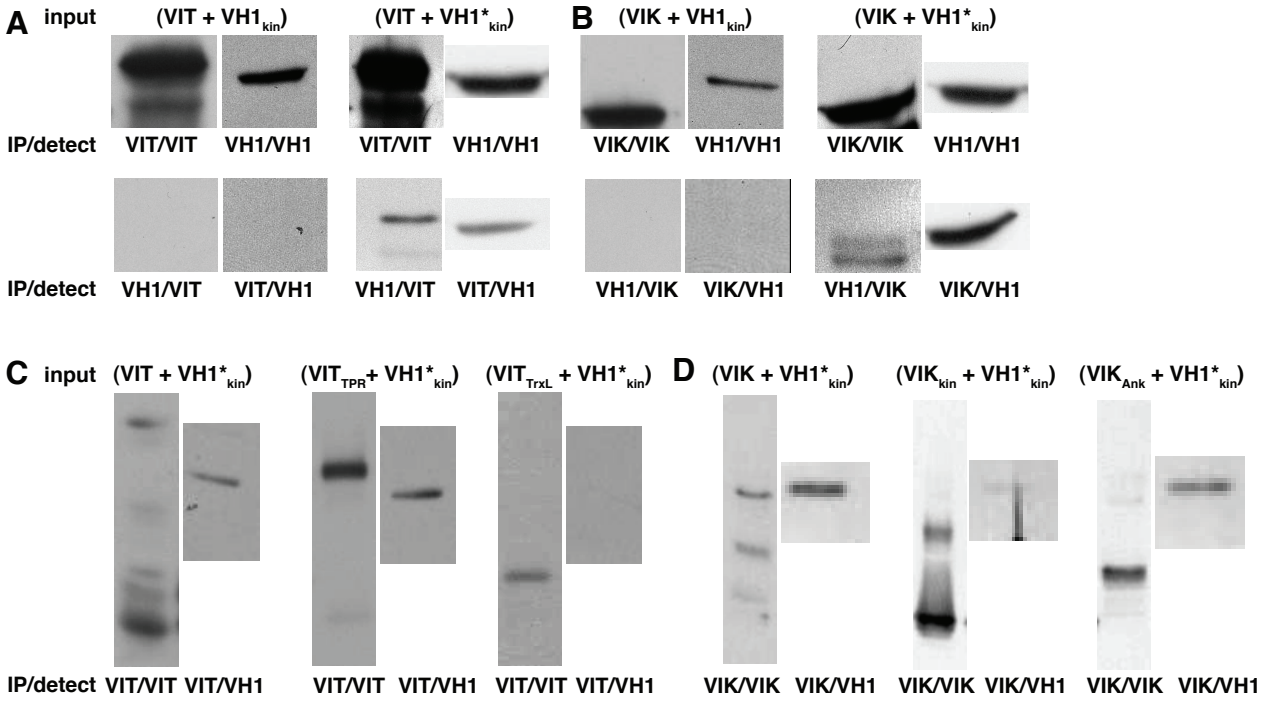
Figure S1


A
input
(VIT + VH1kin)
(VIT + VH1*kin)
B
(VIK + VH1kin)
(VIK + VH1*kin)
IP/detect
VIT/VIT
VH1/VH1
VIT/VIT
VH1/VH1
VIK/VIK
VH1/VH1
VIK/VIK
VH1/VH1
IP/detect
VH1/VIT
VIT/VH1
VH1/VIT
VIT/VH1
VH1/VIK
VIK/VH1
VH1/VIK
VIK/VH1
C
input
(VIT + VH1*kin)
(VITTPR+ VH1*kin)
(VITTrxL + VH1*kin)
D
(VIK + VH1*kin)
(VIKkin + VH1*kin)
(VIKAnk + VH1*kin)
IP/detect
VIT/VIT
VIT/VH1
VIT/VIT
VIT/VH1
VIT/VIT
VIT/VH1
VIK/VIK
VIK/VH1
VIK/VIK
VIK/VH1
VIK/VIK
VIK/VH1